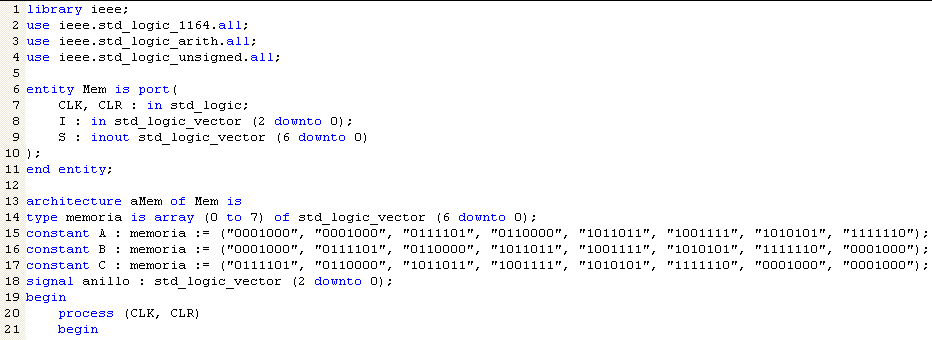
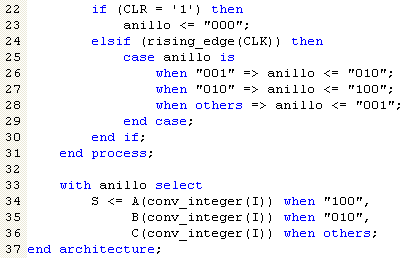
Martínez Coronel Brayan Yosafat

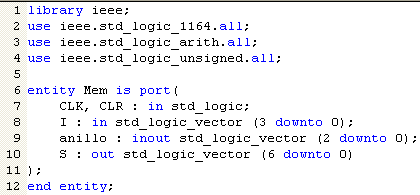
# Código Fuente

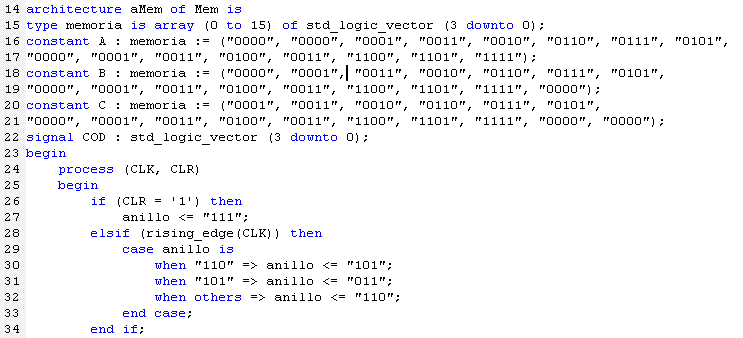
## primera memoria

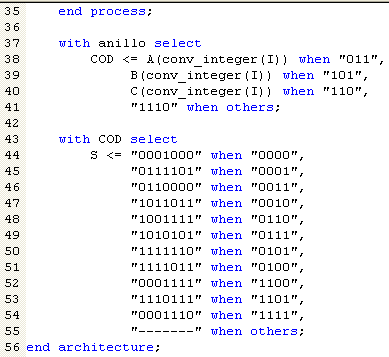




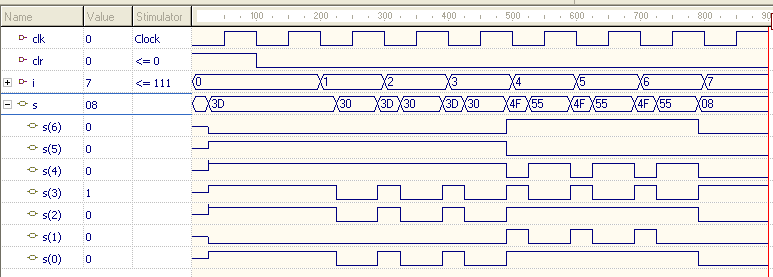
## Segunda memoria





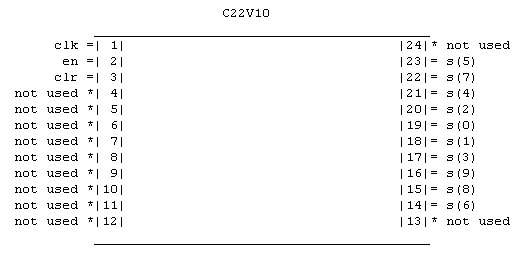


# Simulaciones en Galaxy

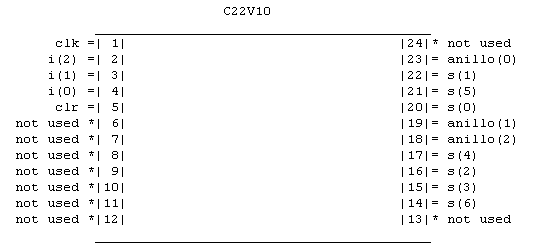


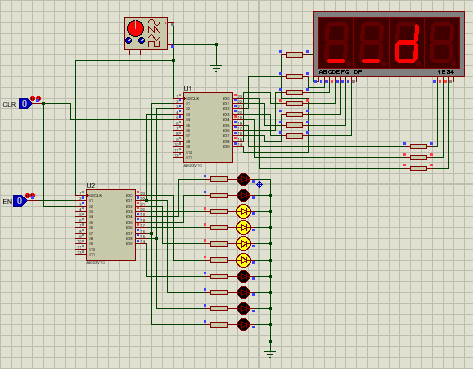
# Simulación en Proteus

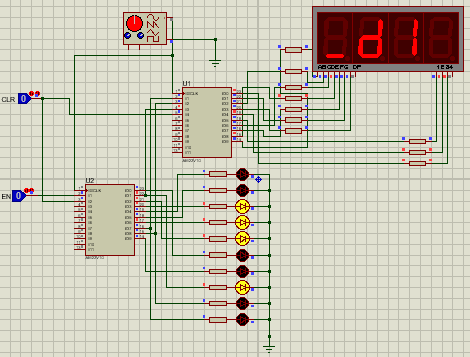
## Contador

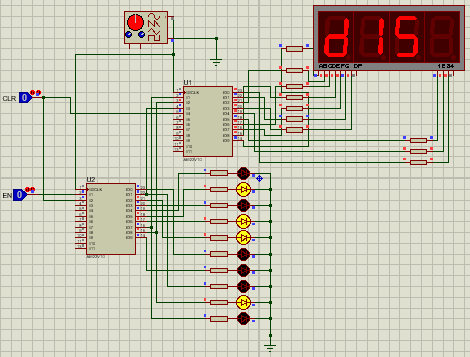


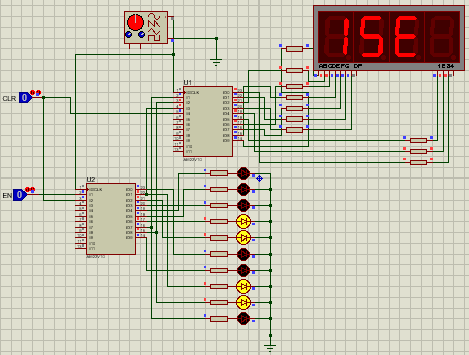
## Primer Memoria

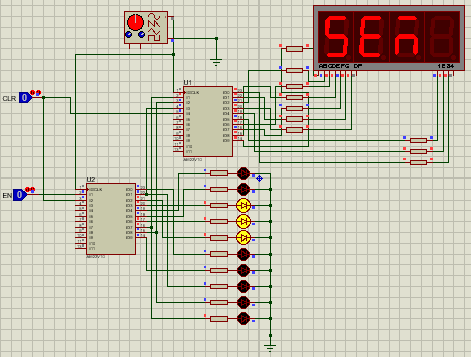


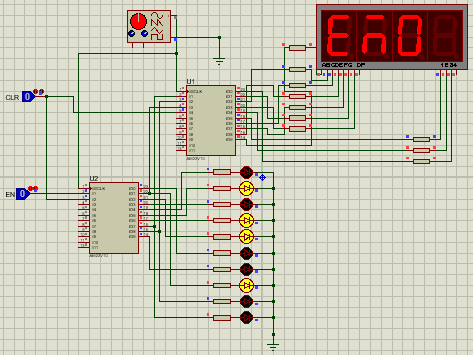


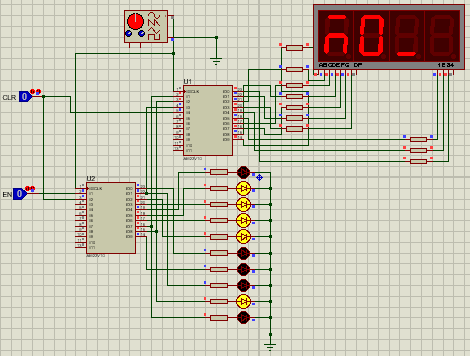


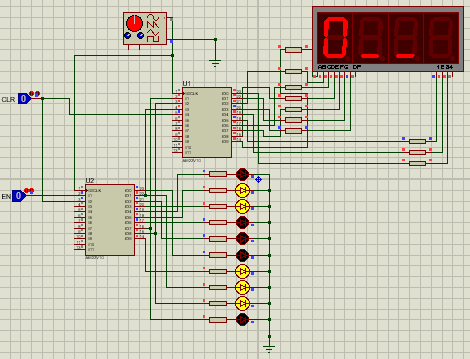




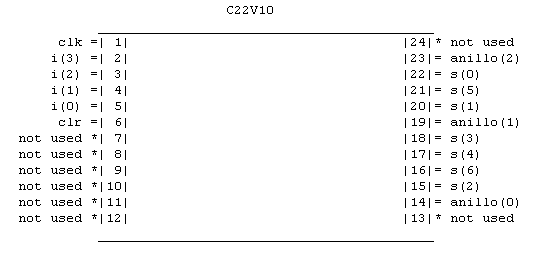


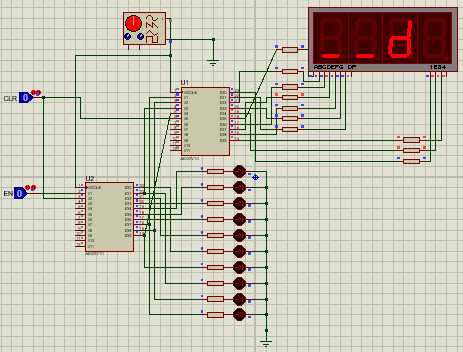


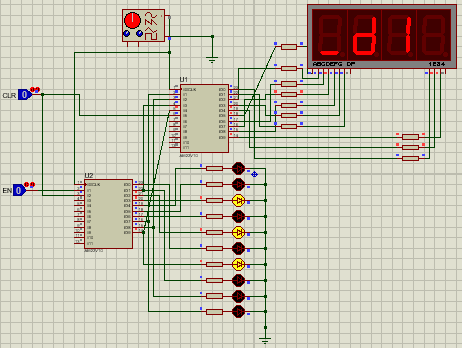


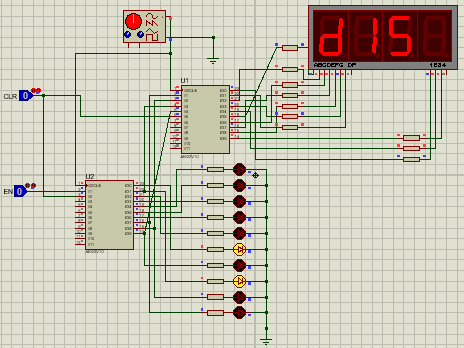


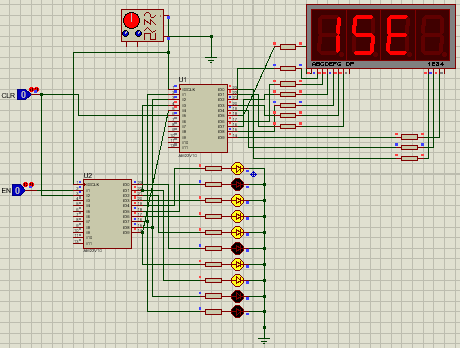
## Segunda memoria

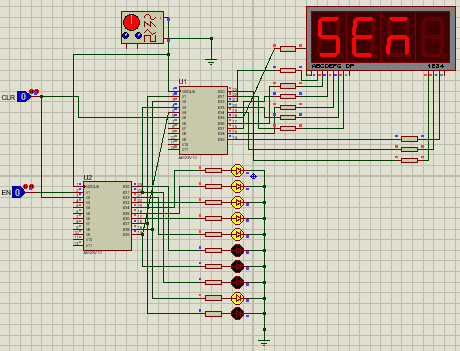


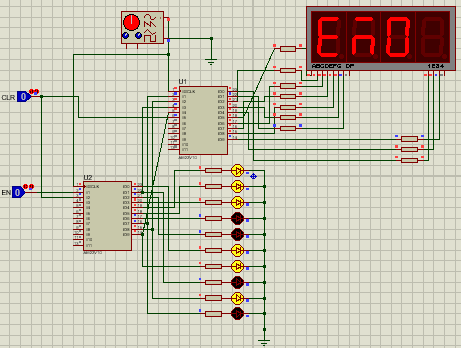


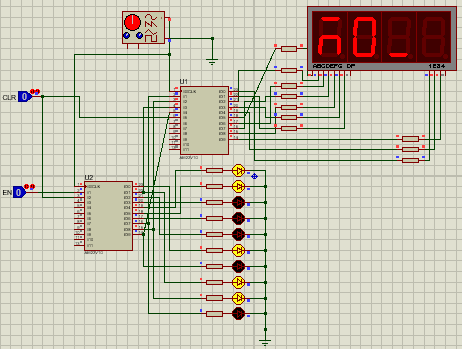


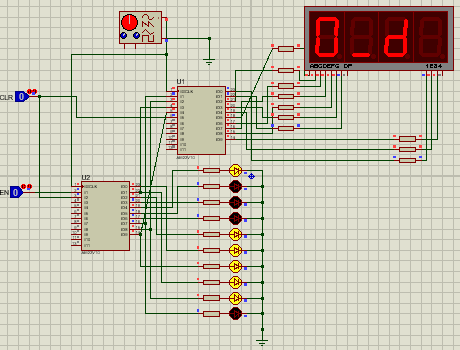


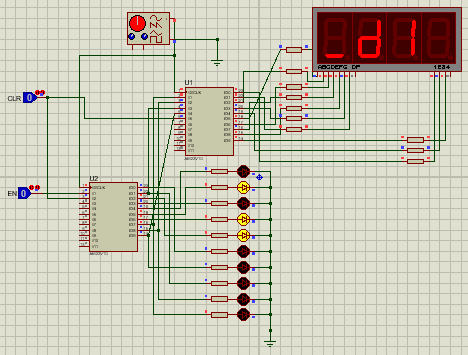


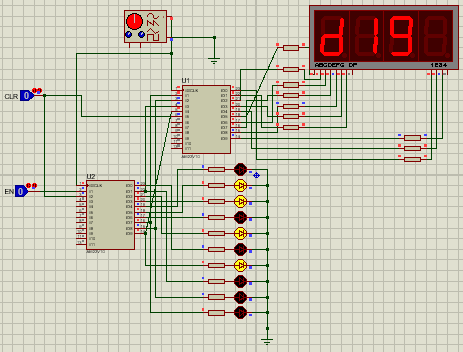


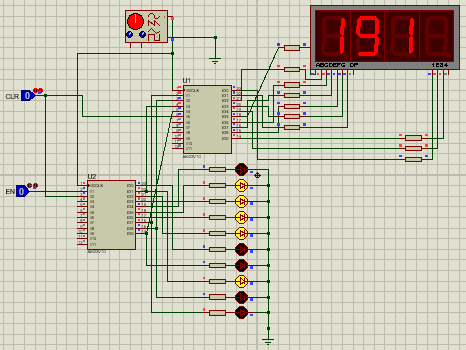


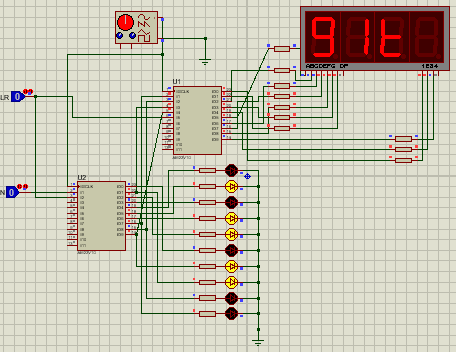


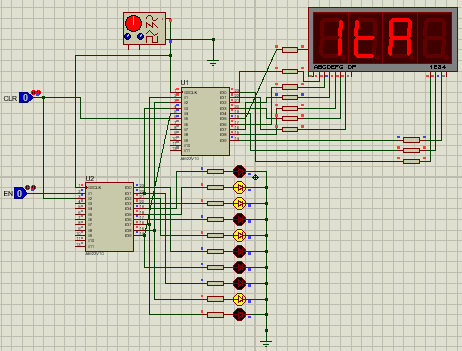


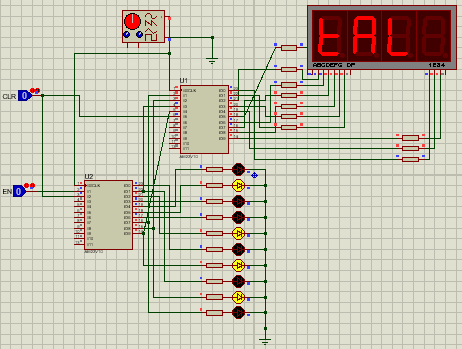


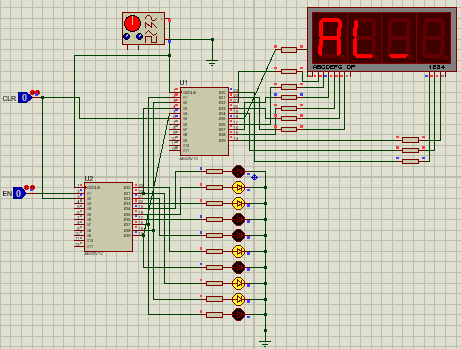


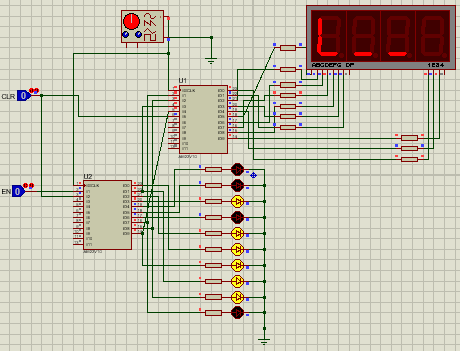












# Cuestionario

1. ¿Cuántos dispositivos PLD 22V10 son necesarios para el desarrollo de

esta práctica?

2

2. ¿Cuántos dispositivos de la serie 74xx (TTL) ó 40xx (CMOS) hubieras

necesitado para el desarrollo de esta práctica?

Aproximadamente 30

3. ¿Cuántos pines de entrada/salida del PLD 22V10 se usan en el diseño?

Para el primero 15, y para el segundo 13

4. ¿Cuántos términos producto ocupan las ecuaciones para cada señal de

salida y que porcentaje se usa en total del PLD 22V10?

Para el primero 70, y para el segundo 65

5. ¿Qué puedes concluir de esta práctica?

Las marquesinas pueden llegar a ser mucho más grandes de lo que imaginaba, con un solo PLD.